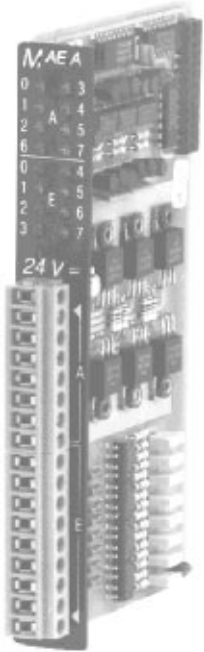


# A4

## DIGITALE EIN-/AUSGANGSMODULE MAEA - 8 EINGÄNGE, 6 AUSGÄNGE

SPS-SYSTEME  
MINICONTROL-KOMPONENTEN



### MAEA

- 8 digitale Eingänge
- Eingangsspannung 24 VDC
- Eingangsverzögerung ca. 10 ms
- 6 digitale Transistor-Ausgänge
- Schaltspannung 24 VDC
- Schaltstrom max. 0,5 A je Ausgang

#### TECHNISCHE DATEN

#### MAEA

Anzahl der Eingänge	8
Potentialtrennung	JA (Optokoppler)
Eingang - SPS	JA
Eingänge - Ausgänge	JA
Eingang - Eingang	NEIN
Ausgang - Ausgang	NEIN
Eingangsspannung nom./min./max.	24 VDC / 16 VDC / 30 VDC
Eingangswiderstand	ca. 2,2 kΩ
Schaltsschwellen log. 0 → log. 1 / log. 1 → log. 0	min. 16 VDC / max. 12 VDC
Eingangsstrom bei 24 VDC	ca. 10 mA
Schaltverzögerung log. 0 → log. 1 / log. 1 → log. 0	ca. 10 ms / ca. 20 ms
Übernahme der Eingangszustände durch die Zentraleinheit	bei Änderung
Ausgänge	6
Ausgangsschaltspannung nom./min./max.	24 VDC / 18 VDC / 30 VDC
Ausgangsschaltstrom je Ausgang / Summe	0,5 A / 3 A
Restspannung der Transistoren	< 1 V bei 0,5 A
Dokumentation	Hardware-Manual MINICONTROL
deutsch	MAHWMINI-0
englisch	MAHWMINI-E
französisch	MAHWMINI-F

#### STECKPLÄTZE

Steckplatz 0 1 2 3 4 5

MAEA	Grundeinheit A (CP30)	○ ● ● ● ● ●
	Grundeinheit C (CP32)	● ● ● ● ● ●

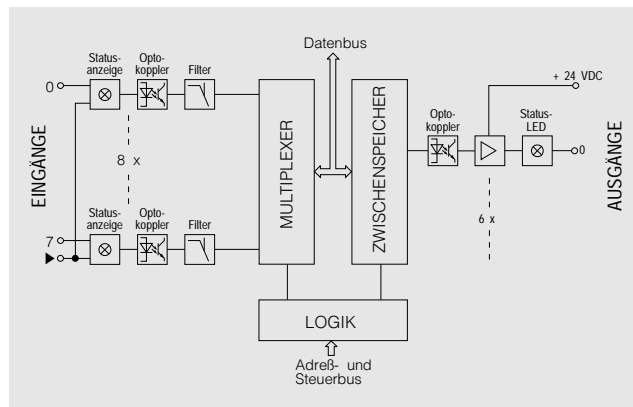
#### BESTELLDATEN

<b>MCMAEA-0</b>	Digitales Ein-/Ausgangsmodul, 8 Eingänge, Eingangsspannung 24 VDC, LED-Statusanzeigen, galvanisch getrennt, Bezugspotential GND, Einschaltverzögerung ca. 10 ms, 6 Transistor-Ausgänge, Schaltspannung 24 VDC, Schaltstrom max. 0,5 A je Ausgang
-----------------	--

#### ANSCHLÜSSE

	<ul style="list-style-type: none"> <li>+ +24 VDC</li> <li>▶ Bezugspotential für Ausgänge</li> <li>0 Ausgang 0</li> <li>1 Ausgang 1</li> <li>2 Ausgang 2</li> <li>3 Ausgang 3</li> <li>4 Ausgang 4</li> <li>5 Ausgang 5</li> <li>0 Eingang 0</li> <li>1 Eingang 1</li> <li>2 Eingang 2</li> <li>3 Eingang 3</li> <li>4 Eingang 4</li> <li>5 Eingang 5</li> <li>6 Eingang 6</li> <li>7 Eingang 7</li> <li>▶ Bezugspotential für Eingänge</li> </ul>
--	---

#### SCHEMA



#### EIN-/AUSGANGSSCHALTUNG

